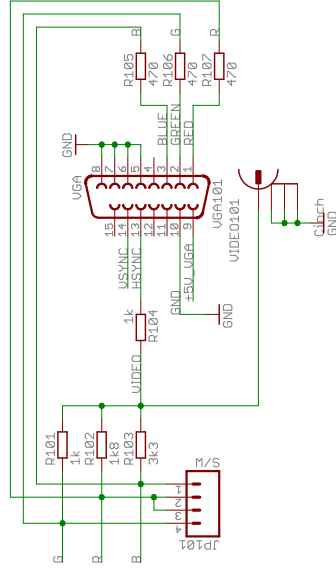
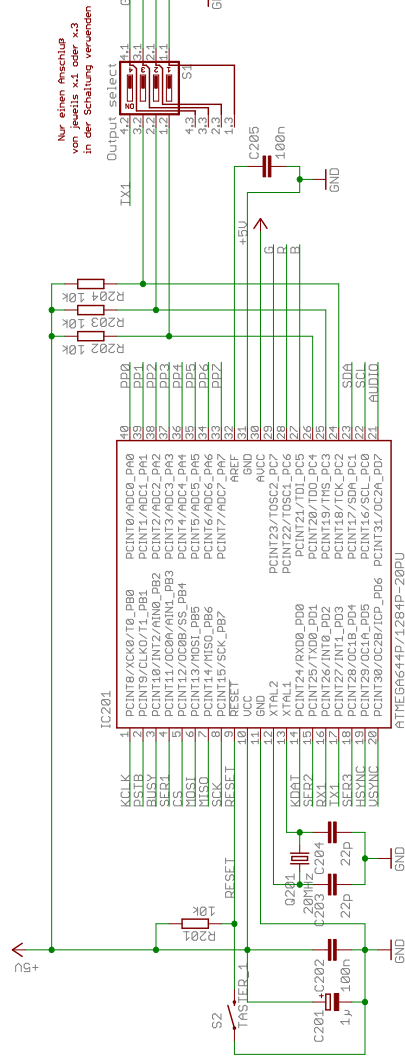


1. VGA- und Videoanschluß

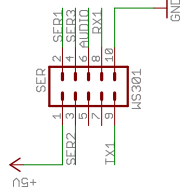


2. CPU



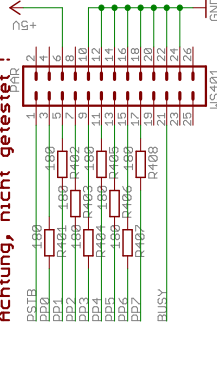
3. Seriell-Audio-Header

Achtung, nicht getestet !



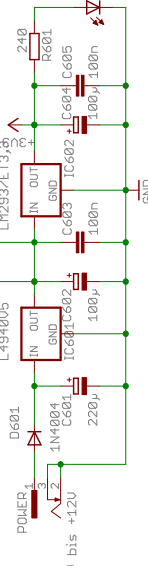
4. Parallelport-Header

Achtung, nicht getestet!

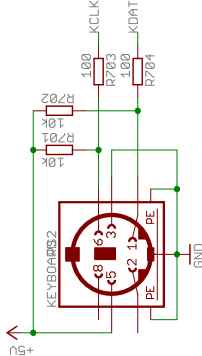


6. Spannungsreiter

L4940V5

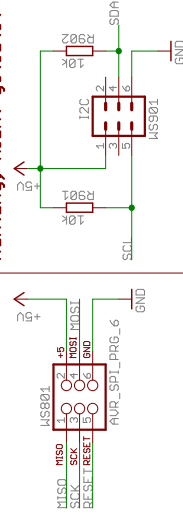


2. Tastatur



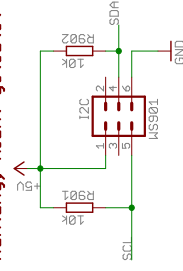
8. ISP-Header

Achtung, nicht getestet

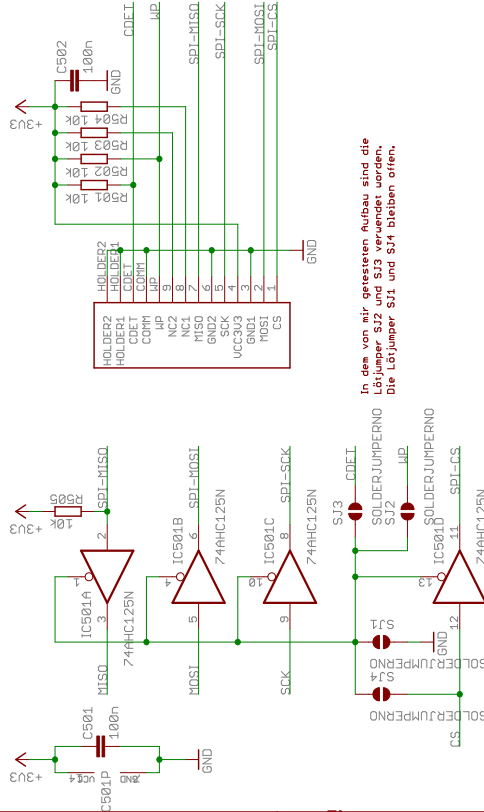


9. I2C-Header

Achtung, nicht getestet



5. SPI-Bus-Buffer und SD-Slot



In dem von mir getesteten Aufbau sind die Lötjumper SJ2 und SJ3 verwendet worden. Die Lötjumper SJ1 und SJ4 bleiben offen.

Grundlage dieser Schaltung ist der AX81. Ein ZX81 Clone im ATmega mit der Hardwarebasis des AVR-Chipbasic2. Die Schaltung vom AX81 wurde von Jörg Wolfgram entwickelt <https://www.jcwolfram.de/projekte/avr/ax81/main.php>

Released under the Creative Commons
Attribution Share-Alike 3.0 License
<https://creativecommons.org/licenses/by-sa/3.0/>
Design by: GKR